## 明細書

## 電磁ダンパ制御装置

### 5 技術分野

本発明は、車両、建造物等に用いられる電磁ダンパの制御装置に関し、特に外部電源を加えることなく電磁ダンパの減衰力を制御することができる電磁ダンパ制御装置に関する。

### 10 背景技術

15

20

25

従来、電磁ダンパは相対伸縮可能に設けられたシリンダとアウターを有している。そして、シリンダの移動によって、シリンダに備えられたナットがねじ山を有するボール軸を回転させることによって、ボール軸に接続されたモータの回転によって発生した起電力を用いて、モータに流れる電流を制御して、減衰力を発生させている。

この電流を制御する電磁ダンパ制御装置としては、特開2001-31145 2号公報に示すように、モータから出力される電流をスイッチングするトランジスタのスイッチングのデューティ比を変化させることによって、電磁ダンパの誘導電圧を昇圧して、電磁ダンパに所望の減衰力が得られるようにしたものが提案されている。

しかし、前述した従来の電磁ダンパ制御装置では、このような制御をする制御 回路を動作させるために、該制御回路に外部から電源を供給する必要があった。 すなわち、電源が遮断した状態では減衰特性が得られない問題があった。また、 モータに発生する電圧に基づいて、制御プログラムによってスイッチングトラン ジスタのデューティ比を変化させているので、電磁ダンパの減衰力を容易に変更 することができなかった。

本発明は、外部からの電源を必要とせず、電磁ダンパに所望の減衰力を与えることができる電磁ダンパ制御装置を提供することを目的とする。

15

20

# 発明の開示

このため本発明では、磁石が取り付けられた第1部材と、ソレノイドが取り付けられた第2部材とが相対回転可能に組み合わされ、前記第1部材と前記第2部材との相対回転運動によってソレノイドにより誘起される電磁力を運動減衰力として利用する電磁ダンパ用の電磁ダンパ制御装置において、前記第1部材と前記第2部材との相対回転運動により前記ソレノイドに生じる電圧によって動作する電流制限素子を設け、前記電流制限素子は、前記ソレノイドに生じる電圧に基づいて、前記ソレノイドに流れる電流を所定の値に制御して、前記電磁ダンパの減衰力を制御する。

10 また、前記電磁ダンパ制御装置は、前記電流制限素子を備えた電流制限回路が 複数並列に接続されて構成され、前記電流制限回路は、前記ソレノイドに流れる 電流を所定の値に制御する電圧が異なって設定される。

また、前記電磁ダンパ制御装置は、定電圧を生成する定電圧素子と、前記ソレノイドに流れる電流を一定の値に制御する電流制限素子とを備えた電流制限回路を含んで構成され、前記ソレノイドに生じる電圧が所定の値に至ると前記定電圧素子が生成する一定の電圧を前記電流制限素子に加えて、前記電流制限素子に流れる電流を一定の値に制御する。

また、前記定電圧素子はシャントレギュレータで構成され、前記電流制限素子は電界効果トランジスタで構成されており、前記ソレノイドに生じる電圧が所定の値を超えると前記シャントレギュレータによって定電圧が生成され、該定電圧を前記電界効果トランジスタのゲートに加えて、前記電流制限素子のソース・ドレイン間に流れる電流を一定値に制御する。

また、前記電流制限回路には、前記定電圧素子が生成する定電圧を設定する設 定回路を設けた。

25 また、前記定電圧素子を構成するシャントレギュレータは、少なくとも、高電 圧側に接続される第1端子と、低電圧側に接続される第2端子と、前記シャント レギュレータの動作の基準電圧を与える基準電圧端子とを有し、前記電流制限回 路には、前記基準電圧端子と前記第1端子又は前記第2端子との間に可変抵抗素 子を接続して、前記シャントレギュレータが生成する定電圧を設定する設定回路

10

15

を設けた。

また、前記第1部材をステータとし、前記第2部材をロータとして構成したモータと、直線運動するシリンダと、前記シリンダに螺合する回転部材によって該直線運動を回転運動に変換する運動変換部材と、を備え、前記回転部材を前記ロータ又は前記ステータのいずれか一方に連結し、前記シリンダの移動によって前記モータを回転させ、前記ロータ・ステータ間に作用する電磁力を用いて減衰力を発生するようにし、第8の発明では、前記第1部材をステータとし、前記第2部材をロータとして構成したモータと、前記ロータ又は前記ステータのいずれか一方に連結されたアーム部材と、前記ロータ又はステータの他方に連結された固定部材と、前記アーム部材と前記固定部材との間に介装した補助ダンパと、を備える。

従って、本発明によれば、電磁ダンパ制御装置に外部から電源を加えることなく、簡単な回路構成で電磁ダンパの減衰力を制御することができる。

また、簡単な回路構成で電磁ダンパの減衰力を多段階に制御することができる。

また、アーム部材の揺動運動によってロータ又はステータの一方を回転させ、 モータに作用する電磁力を用いて減衰力を発生するようにしたので、電磁ダンパ の構成によらず、電磁ダンパに適切な減衰力を与えることができる。

#### 20 図面の簡単な説明

図1は、本発明の電磁ダンパ制御装置が適用される電磁ダンパの構成を示す断 面図である。

- 図2は、本発明の実施の形態の電磁ダンパ制御回路の回路図である。
- 図3は、本発明の第1の実施の形態の電流制御回路の回路図である。
- 25 図4は、本発明の第1の実施の形態におけるモータ回転数と出力電圧Vmとの 関係を示す特性図である。
  - 図5は、本発明の第1の実施の形態におけるモータ出力電圧Vmと分圧された電圧V1との関係を示す特性図である。
    - 図6は、本発明の第1の実施の形態における分圧された電圧V1とゲート電圧

V2との関係を示す特性図である。

図7は、本発明の第1の実施の形態におけるFETの特性図である。

図8は、本発明の第1の実施の形態の電磁ダンパ制御回路の特性図である。

図9は、本発明の第2の実施の形態の電流制限回路モジュールの回路図である

5 .

15

20

25

図10は、本発明の電磁ダンパ制御装置が適用される別な電磁ダンパの構成図である。

# 発明を実施するための最良の形態

10 以下、本発明の実施の形態について、図面に基づいて説明する。

図1は、本発明の電磁ダンパ制御装置が適用される電磁ダンパの構成を示す断面図である。

シリンダ1が筒状のアウター2の内部を摺動可能に収容されることによって、ダンパが構成されている。シリンダ1には、内部にネジ溝が設けられたナット3が、シリンダ1との間で回転しないように取り付けられている。また、アウター2の内部にはネジ山が設けられた軸(ボールネジ)4が回転自在に取り付けられている、このナット3とボールネジ4とは互いのネジ溝とネジ山とが係合して、ナット3がボールネジ4を回転させながら、シリンダ1が筒状のアウター2の内部を摺動可能なように取り付けられている。ボールネジ4は直流モータ5の回転軸に連結されている。モータ5は、内部に磁石とソレノイドを備えており、回転軸に設けられたソレノイドが磁石近傍を移動することで、ソレノイドにはモータの回転数に応じた誘導起電力が発生する。

すなわち、このように構成された電磁ダンパでは、シリンダ1がアウター2内部を軸方向に摺動することができる。シリンダ1がアウター2内部を移動すると、ボールネジ4と係合したナット3がボールネジ4を回転させながら移動する。そして、ボールネジ4の回転によって、モータ5が回転してモータ5に誘導起電力が発生する。

次に、この電磁ダンパを自動車に適用した場合について説明する。自動車の車 体側にアウター2を取り付け、サスペンション側にシリンダ1を取り付けて、自

10

15

20

動車に電磁ダンパを取り付ける。このとき、車体の上下運動はシリンダ1とアウター2との伸縮運動となり、車体の上下運動はボールネジ4の回転運動に変換される。そして、モータ5の回転軸が車体の上下運動に合わせて回転して、モータ5の回転軸(ボールネジ4)の回転数に対応した誘導起電力がモータ5に発生する。よって、モータ5に電流が流れる。

5

この誘導起電力に起因してモータ5に流れる電流を制限することによって、モータ5の回転軸(ボールネジ4)の回転方向と逆方向のトルクをモータ5に発生させることができる。この回転方向と逆向きのトルクは、電磁ダンパが発生する減衰力(荷重)となり、モータ5に流れる電流量を可変することで、電磁ダンパの減衰力を制御することができる。すなわち、モータ5に大きな電流が流れることを許容すれば、モータ5に発生する回転方向と逆方向のトルクは大きくなり、モータ5に小さな電流しか流れないように制限すれば、モータ5に発生する回転方向と逆方向のトルクは小さくなる。

このように、電磁ダンパは、モータ5をアクチュエータとして使用してシリンダ1を動作させる場合と、逆の動作をするものである。

このような電磁ダンパは、オイルダンパと比較して、シリンダの移動に基づくエネルギを回生することができる利点がある。また、ダンパに特別なセンサを設けなくても、ダンパの動きを直接知ることができる(モータの回転数、回転方向によってダンパの動き(伸縮方向、伸縮量)を検出することができる)。また、ダンパに油を用いないことから、油漏れが生じないオイルレスダンパとすることができる。また、グエのオイルグンパとすることができる。また、グエのオイルグンパとける。 またができる また グエのオイルグンパとける たまなには い

ができる。また、従来のオイルダンパに比べ、制御性がよく、セミアクティブサスペンション等への応用が容易である。また、ダンパの減衰力を容易に変更することができ、ダンパ用チューニングツールへの応用が期待できる。

図2は、本発明の実施の形態の電磁ダンパ制御回路の回路図である。

25 モータ5の出力電圧は電磁ダンパ制御回路6に入力されており、電磁ダンパ制 御回路6がモータ5に流れる電流を制御して、電磁ダンパの減衰力が制御される

電磁ダンパ制御回路6は、モータ5からの出力電流の向きをそろえる半波整流 回路7、電流制限回路10、11を逆電圧から保護する逆接続防止回路8、9、

15

20

モータ5からの出力電流の大きさを制御する電流制御回路10、11によって構成される。

モータ5が正方向(CW)に回転しているとき、モータ5には、端子Aを正とし端子Bを負とする起電力が発生しており、モータ5から出力される電流はIcw方向に流れる。この電流Icwは整流回路7を介してCW側電流制御回路10に流れる(I7)。また、モータ5から出力される電流Icwの一部は、整流回路7を介さずに逆接続防止回路9を流れてCW側電流制御回路10に至る(I9)。よって、正方向(CW)に回転中のモータ5から出力される電流、すなわちCW側電流制御回路10に流れる電流Icwは、

10 I cw = I 7 + I 9

となり、電流 I cwの大きさはCW側電流制御回路 1 0 によって制御される。このとき逆接続防止回路 9 よって、C C W 側電流制御回路 1 1 には電流が流れないように保護されているので、C C W 側電流制御回路 1 1 は動作しない。

一方、モータ5が逆方向(CCW)に回転しているとき、モータ5には、端子Bを正とし端子Aを負とする起電力が発生しており、モータ5から出力される電流はIccw方向に流れる。この電流Iccwは整流回路7を介してCCW側電流制御回路11に流れる(I7)。また、モータ5から出力される電流Iccwの一部は、整流回路7を介さずに逆接続防止回路8を流れてCCW側電流制御回路11に至る(I8)。よって、正方向(CCW)に回転中のモータ5から出力される電流、すなわちCCW側電流制御回路11に流れる電流Iccwは、

I ccw = I 7 + I 8

となり、電流 I ccwの大きさはC CW側電流制御回路 1 1 によって制御される。このとき逆接続防止回路 8 よって、CW側電流制御回路 1 0 には電流が流れないように保護されているので、CW側電流制御回路 1 0 は動作しない。

25 図3は、本発明の第1の実施の形態の電流制御回路10、11の回路図である

この電流制限回路10、11は、各々3つの電流制限回路モジュール21、2 2、23 (図中破線で囲まれている)が並列に接続されて構成されている。この 各電流制限回路モジュールは同じ動作をするので、第1電流制限回路モジュール

10

15

20

25

21の動作について説明し、他の電流制限回路モジュール22、23の動作の説明は省略する。

7

モータ5が正方向(CW)又は逆方向(CCW)に回転することにより発生した起電力は、電流制御回路10、11に電圧Vmとして加えられる。電流制限回路モジュール21の正負の端子間にはVmを分圧する抵抗器VR1が接続されている。第1の実施の形態では、抵抗器VR1は可変抵抗器によって構成されており、分圧比を変更できるようにして、抵抗器VR1によって分圧された電圧V1を変えることができる。抵抗器VR1の可動接点と負側端子間にはシャントレギュレータRG1が接続されており、シャントレギュレータのアノード・カソード間の電圧を所定の基準電圧(レギュレート電圧)Vg1より上昇させないように制御している。このシャントレギュレータには、例えば、テキサス・インスツルメンツ社のTL431を用いると好適である。

また、シャントレギュレータRG1には並列に抵抗器VR2が接続されている。抵抗器VR2は、シャントレギュレータのアノード・カソード間電圧を分圧して、電界効果トランジスタFET1のゲート電圧V2を生成している。電界効果トランジスタFET1は電流制限回路モジュール21の正負端子間に接続されている。ゲート電圧V2によって、FET1のソース・ドレイン間に流れる電流を制御して、電流制限回路モジュール21に流れる電流を制御する。この電界効果トランジスタには、応答速度が速いこと及びオン抵抗が小さいことから、パワーMOSFETを用いると好適である。

なお、シャントレギュレータRG1に代えてツェナーダーオードを使用してもよいが、レギュレート電圧(ツェナ電圧)のバラツキが大きく、温度変化によるツェナ電圧の変化が大きくなるので注意が必要である。

図4は、本発明の第1の実施の形態におけるモータ回転数と出力電圧Vmとの関係を示す特性図である。本図では横軸にモータ5の回転数を、縦軸にモータ5によって発生する出力電圧Vmを表している。本図より、モータ5が回転すると、その発電作用によって、モータ5の回転数に比例した誘導起電力による出力電圧Vmが発生することが分かる。

図5は、本発明の第1の実施の形態におけるモータ出力電圧 Vm と分圧された

10

15

20

25

電圧V1との関係を示す特性図である。本図では横軸にモータ5によって発生する出力電圧Vmを、縦軸にVR1によって分圧された電圧V1を表している。本図より、モータ5の回転によって、モータ5の出力電圧Vmが徐々に高くなると、VR1によって設定された分圧比に従ってV1も上昇し、さらにモータ5の出力電圧Vmが増加する。そして、V1がシャントレギュレータRG1のレギュレート電圧Vg1に達すると、シャントレギュレータRG1の作用によって、V1は一定電圧(レギュレート電圧)Vg1に抑えられることが分かる。

図中複数の線は、VR1によって設定される分圧比が変化することによるV1 -Vm特性の変化を示し、図中右下の線ほどVR1によって設定される分圧比(V1/Vm)が小さい。すなわち、分圧比が小さいほど、モータ5 の出力電圧Vmが同じであっても、VR1によって分圧されて生じる電圧V1は低くなる。

図6は、本発明の第1の実施の形態における分圧された電圧V1とゲート電圧V2との関係を示す特性図である。本図では横軸にVR1によって分圧された電圧V1を、縦軸にVR2によって分圧された電圧V2を表している。本図より、モータ5の回転によって、モータ5の出力電圧Vmが上昇し、V1が徐々に高くなると、VR2によって設定された分圧比に従ってV2も上昇する。そして、さらにモータ5の出力電圧Vmが増加して、シャントレギュレータRG1の作用によって、V1がレギュレート電圧Vg1に抑えられると、V2もVR2によって設定された分圧比によって定められる電圧に抑えられることが分かる。

図中複数の線は、VR2によって設定される分圧比が変化することによるV2 -V1 特性の変化を示し、図中右下の線ほどVR2によって設定される分圧比(V2/V1)が小さい。すなわち、分圧比が小さいほど、V1 が同じであっても、VR2によって分圧されて生じる電圧V2 は低くなる。また、分圧比(V2/V1)が小さくなると、V1 が飽和したとき(V1=Vg1 のとき)の電圧V2 が低くなる。

図7は、本発明の第1の実施の形態における電界効果トランジスタ (FET) の特性図である。本図では横軸にドレイン・ソース間電圧 (モータの出力電圧Vm) を、縦軸にドレイン電流 I 1を表している。図中複数の線はゲート電圧 V 2 によるドレイン電流 I 1の変化を示し、上に描かれている線ほどゲート電圧 (V

20

# 2) は大きくなる。

本図によれば、本実施の形態のFETは、ゲート電圧V2が高くなれば、飽和領域ではドレイン電流I1が増加し、飽和領域ではドレイン・ソース間電圧Vmによらず、ドレイン電流I1はほぼ一定となる特性を有していることが分かる。すなわち、ドレイン・ソース間電圧Vmによらず、ゲート電圧V2によってのみドレイン電流I1が制御される。

以下、前述した構成を有する電流制限回路モジュール21の動作について説明 する。

モータ5が回転すると、その発電作用によって誘導起電力が発生し、出力電圧 Vmが電流制限回路10、11(電流制限回路モジュール21)に加えられる。この電流制限回路10、11に加えられる電圧Vmはモータ5の回転数に比例する(図4)。シリンダ1がアウター2内を徐々に速度を増して移動して、モータ5の回転数が増加し、Vmが徐々に高くなると、抵抗器VR1によって分圧されたV1は、抵抗器VR1によって設定された分圧比に従って、電圧Vmに比例して上昇する(図5)。これに伴い、FET1のゲート電圧V2も、抵抗器VR2によって設定された分圧比に従って、抵抗器VR2によって設定された分圧比に従って、抵抗器VR1によって分圧された電圧V1に比例して上昇する(図6)。

さらに、モータ5の回転数が増加して、電流制限回路10、11に加わる出力電圧Vmがさらに上昇しても、抵抗器VR1によって分圧された電圧V1がレギュレート電圧Vg1に達した後は、シャントレギュレータRG1の作用によって、抵抗器VR1によって分圧された電圧V1はレギュレート電圧Vg1に制限され飽和状態となる。同様に抵抗器VR2によって分圧された電圧V2も、レギュレート電圧Vg1及びVR2で設定される分圧比によって定まる上限値に制限され飽和状態となる。

25 V2はFET1のゲート電圧なので、ゲート電圧V2が飽和していない状態では、ゲート電圧V2に応じてドレイン電流I1が流れる(図7)。すなわち、ゲート電圧V2が上昇するとFET1のドレイン電流I1が増加して、モータ5に流れる電流Icwを増加させる。なお、ゲート電圧V2が極めて低い状態ではFET1は動作せず、FET1の動作点を超えるゲート電圧が加わるまでドレイン電

15

20

25

流 I 1 は流れない。また、ゲート電圧 V 2 が飽和した状態では、ゲート電圧 V 2 は一定の電圧となり、ドレイン電流 I 1 は一定値となる。

すなわち、電流制限回路10、11に加わるモータ5の出力電圧Vmが低いとき(Vmを分圧して生成されたゲート電圧V2が極めて低いとき)にはドレイン電流 I 1は流れないが、モータの出力電圧Vm(ゲート電圧V2)が上昇すると FET1のドレイン電流 I 1が増加してモータ5に流れる電流 I cwを増加させる。そして、モータの出力電圧Vmがさらに上昇すると、ゲート電圧V2は一定の電圧に飽和して、FET1のドレイン電流 I 1も一定値となる。

図8は、電流制限回路10、11の特性図である。本図では横軸に電流制限回路10 路に加えられる電圧(モータの出力電圧Vm)を、縦軸に電流制限回路10に流れる電流Icw(又は、電流制限回路11に流れる電流Icw)を表している。

ドレイン電流 I 1、 I 2、 I 3 が飽和する点で、 I cwに変曲点があり、各変曲点の位置は抵抗器 V R 1 ~ V R 6 によって、図上、上下左右に変更することができる。また、変曲点の数は電流制御回路内で並列に接続される電流制限回路モジュールの数によって変えることができる。

すなわち、電流制限回路モジュールの数を適宜調整することによって、変曲点の数を任意に変化させることができ、電流制限回路モジュール内の抵抗器VR1~VR6の抵抗値を適宜調整することによって、変曲点の位置を任意に変化させることができる。よって、モータ5に流れる電流Icwを任意に制御して、モータ5に生じる回転方向と逆向きのトルクを制御することができる。

モータ5の回転数が増加すると、FET1のゲート電圧V2が増加し、ドレイン電流I1が増加する。そして、モータ5の回転数がさらに増加すると、FET1のゲート電圧V2がレギュレート電圧Vg1に制限されて、ドレイン電流I1が一定の電流値に飽和する。モータの出力電圧Vmが、ドレイン電流I1の飽和値によって定める飽和電圧に達したときに(第1変曲点)、FET2のゲート電圧が動作点を超えるように可変抵抗VR3を調整する。すなわち、電流制限回路モジュール21に流れる電流(ドレイン電流I1)が飽和した後に、電流制限回路モジュール22に電流(ドレイン電流I2)が流れ始めるように電流制限回路モジュール22を調整する。

よって、第1変曲点までの間は第1電流制限回路モジュールのみが動作して、 FET1のドレイン電流 I 1 がモータ 5 に流れるので、モータ電流 I cwは、

I cw = I 1

となる。・

5 さらに、第1変曲点から第2変曲点までの間は、第1電流制限回路モジュール に流れる電流は飽和しているが、第2電流制限回路モジュールが動作して、FE T2のドレイン電流I2もモータ5に流れるので、モータ電流Icwは、

I cw= I 2 + I 1 (飽和)

となる。

10 さらに、第2変曲点から第3変曲点までの間は、第1電流制限回路モジュール 及び第2電流制限回路モジュールに流れる電流は飽和しているが、第3電流制限 回路モジュールが動作して、FET3のドレイン電流I3もモータ5に流れるの で、モータ電流Icwは、

Icw= I 3 + I 2 (飽和) + I 1 (飽和)

15 となる。

さらに、第3変曲点を過ぎてからは、第1電流制限回路モジュール、第2電流制限回路モジュール及び第3電流制限回路モジュールに流れる電流が飽和しているので、モータ電流 I cwは、

Icw= I 3 (飽和) + I 2 (飽和) + I 1 (飽和)

20 となる。

次に、電流制限回路10、11の特性図(図8)における変曲点の位置の移動 について説明する。以下、第1変曲点の移動について説明するが、他の変曲点も は同様に移動させることができるので、他の変曲点についての説明は省略する。

前述したように、VR1によって設定される分圧比(V1/Vm)が変化する ことによってV1-Vm特性が変化する(図5)。すなわち、VR1による分圧 比が小さいほど、V1が飽和するときのモータ5の出力電圧Vmが大きくなる。 一方、VR1による分圧比が大きいほど、V1が飽和するときのモータ5の出力電圧Vmが小さくなる。つまり、VR1による分圧比が小さいほど変曲点は図中右側に移動し、分圧比が大きいほど変曲点は図中左側に移動し、分圧比が大きいほど変曲点は図中左側に移動する。

15

25

また、VR2によって設定される分圧比(V2/V1)が変化することによって、V2-V1特性が変化する(図 6)。すなわち、VR2による分圧比が小さいほど、V2の飽和電圧が小さくなる。一方、VR2による分圧比が大きいほど、V2の飽和電圧が大きくなる。つまり、VR2による分圧比が小さいほど変曲点は図中下側に移動し、分圧比が大きいほど変曲点は図中上側に移動する。

このように、第1の実施の形態の電磁ダンパ制御回路によると、モータ5が発生した電圧を分圧してFET1に流れるドレイン電流I1を制御するので、外部から電源を供給することなく、電磁ダンパによる減衰力を制御することができる

10 また、電流制限回路モジュール内の抵抗器を調整することで、電流制限回路モジュールの電流ー電圧特性を変化させることができ、電磁ダンパによる減衰力を容易に制御することができる。

また、複数の電流制限回路モジュールを並列に接続して、電磁ダンパ制御回路 を構成したので、電磁ダンパの動作速度(モータ5の回転数)によって、所望の 減衰力を得ることができる。

図9は、本発明の第2の実施の形態の電流制御回路10、11内の電流制限回路モジュールの回路図である。この第2の実施の形態では、前述した第1の実施の形態(図3)と異なり、シャントレギュレータに加えられる基準電圧を変えることによって、シャントレギュレータのレギュレート電圧を変えるものである。

20 なお、電流制限回路モジュール以外の電流制御回路10、11内の構成は、前述 した第1の実施の形態と同じであるため、その説明は省略する。

モータ5が正方向(CW)又は逆方向(CCW)に回転することによって発生した起電力は、電流制御回路の電流制限回路モジュール24に電圧Vmとして加えられる。電流制限回路モジュール24の正負の端子間にはVmを分圧する抵抗器VR7が接続されている。第2の実施の形態では、抵抗器VR7は可変抵抗器によって構成されており、分圧比を変更できる。分圧された電圧V7は、抵抗器VR7によって可変できる。抵抗器VR7の可動接点と負側端子との間にはシャントレギュレータRG4が接続されており、シャントレギュレータのアノード・カソード間の電圧を、基準電圧によって定まる所定のレギュレート電圧Voより

20

25

上昇させないように制御している。

シャントレギュレータRG4の基準電圧端子と電流制限回路モジュール24の 負端子側との間には抵抗器Rが接続されている。また、シャントレギュレータR G4の基準電圧端子と抵抗器VR7の可動接点との間には可変抵抗器VR9が接 続されている。この抵抗器Rと可変抵抗器VR9とによって、Vmを分圧した電 圧であるV7を分圧することでシャントレギュレータに加える基準電圧Vg4を 生成している。すなわち、可変抵抗器VR9を可変することによって、V7の分 圧比が変化して、シャントレギュレータに加わる基準電圧Vg4が変化する。

また、シャントレギュレータRG4には並列に可変抵抗器VR8が接続されて おり、シャントレギュレータのアノード・カソード間電圧を分圧して電界効果トランジスタFET4のゲート電圧V9を生成している。電界効果トランジスタF ET4は電流制限回路モジュール24の正負端子間に接続されており、ゲート電 圧V9によってドレイン電流I4を制御して、電流制限回路モジュール24に流れる電流を制御する。

15 以下、第2の実施の形態の電流制限回路モジュール24の動作について説明する。

モータ5が回転すると、その発電作用によって誘導起電力が発生し、出力電圧 Vmが電流制限回路10、11(電流制限回路モジュール24)に加えられる。 この電流制限回路モジュール24に加えられる電圧Vmはモータ5の回転数に比 例して増加する。そして、シリンダ1がアウター2内を徐々に速度を増して移動 して、モータ5の回転数が増加し、Vmが徐々に高くなると、抵抗器VR7によって分圧されたV7は、抵抗器VR7によって設定された分圧比に従って、電圧 Vmに比例して上昇する。これに伴い、FET4のゲート電圧V9も、抵抗器V R8によって設定された分圧比に従って、抵抗器VR7によって分圧された電圧 V7に比例して上昇する。

さらに、モータ5の回転数が増加して、電流制限回路モジュール24に加わる電圧Vmがさらに上昇しても、抵抗器VR7によって分圧された電圧V7がレギュレート電圧Voに達した後は、シャントレギュレータRG4の作用によって、抵抗器VR7によって分圧された電圧V7はレギュレート電圧Voに制限され飽

和状態となる。同様に抵抗器VR8によって分圧された電圧V9も、レギュレート電圧Vo及びVR8で設定される分圧比によって定まる上限値に制限されと飽和状態となる。

このシャントレギュレータのレギュレート電圧 V o はシャントレギュレータ R G 4 の基準電圧端子に加えられる電圧及び基準電圧端子に接続される抵抗比 (V R 9 / R) によって定まる。例えば、

 $V_0 = (1 + VR 9/R) V_g 4$ 

5

10

15

20

25

によって与えられるレギュレート電圧を発生するシャントレギュレータが提供されており(例えば、テキサス・インスツルメンツ社のTL431)、可変抵抗の抵抗値VR9を変化させることで、シャントレギュレータのレギュレート電圧Voを変化させることができる。

V9はFET4のゲート電圧なので、ゲート電圧V9が飽和していない状態では、ゲート電圧V9に応じてドレイン電流 I 4が流れる。すなわち、ゲート電圧 V9が上昇するとFET4のドレイン電流 I 4が増加して、モータ5に流れる電流 I cwを増加させる。

このように、第2の実施の形態では、シャントレギュレータの基準電圧を変えることによって、レギュレート電圧Voを変化させることができ、FET4のゲート電圧の調整範囲が広がるので、ドレイン電流の調整範囲が広くなり、図8に示すIcw(又はIccw)変曲点の調整範囲を広することができる。よって、電磁ダンパの減衰力を設定できる範囲が広くなる。

図10は、本発明の電磁ダンパ制御装置が適用される別な電磁ダンパの構成を示す図である。

図10に示す電磁ダンパは、前述したシリンダが直線運動をする電磁ダンパ (図1)と異なり、ヒンジのような揺動運動をする部位に適用されるものである

図10に示す電磁ダンパは、固定部31と可動部32とが、モータ33を介して相対的に回動可能に接続されて構成されている。モータ33は、内部に磁石とソレノイドとを備えており、回転軸に設けられたソレノイドが磁石近傍を移動することによって、ソレノイドにはモータの回転速度に比例した誘導起電力が発生

する。すなわち、モータの本体ケース(ステータ)が固定部31に取り付けられており、モータの回転軸(ロータ)が可動部32に取り付けられている。そして、可動部32が固定部31に対して相対移動するとモータ33に誘導起電力が発生する。このときモータ33に流れる電流を、本発明に係る電磁ダンパ制御回路で制御することによって、モータ33の回転方向と逆方向のトルクを制御して、揺動部の減衰力を制御することができる。

なお、この電磁ダンパでは、モータ33は大きなトルクを発生することが要求 されるので、固定部31とか胴部32との間に補助的なダンパ34を設けてもよ い。さらに、ダンパに並列にバネ35を設け、固定部31、可動部32を所定位 置に保持するように構成するとよい。また、モータに減速機を設けてモータが発 生するトルクを増幅して稼動部・固定部間に加えるように構成するとよい。

このように、図10に示す実施の形態では、直線運動を回転運動に変換する変換機構を設ける必要がないので、電磁ダンパを単純な構成とすることができる。

今回開示した実施の形態は、全ての点で例示であって制限的なものではない。本発明の範囲は上記した発明の説明ではなくて請求の範囲によって示され、請求の範囲と均等の意味及び内容の範囲での全ての変更が含まれることが意図される

#### 産業上の利用の可能性

5

10

15

20 本発明では、外部電源を加えることなく電磁ダンパの減衰力を制御することができるので、車両、建造物等に用いられる電磁ダンパの制御装置に適用することができる。特に、電源を供給することが困難な場所に設置される場合に有用である。

10

15

20

# 請求の範囲

1. 磁石が取り付けられた第1部材と、ソレノイドが取り付けられた第2部材とが相対回転可能に組み合わされ、前記第1部材と前記第2部材との相対回転運動によってソレノイドにより誘起される電磁力を運動減衰力として利用する電磁ダンパ用の電磁ダンパ制御装置において、

前記第1部材と前記第2部材との相対回転運動により前記ソレノイドに生じる 電圧によって動作する電流制限素子を設け、

前記電流制限素子は、前記ソレノイドに生じる電圧に基づいて、前記ソレノイドに流れる電流を所定の値に制御して、前記電磁ダンパの減衰力を制御することを特徴とする電磁ダンパ制御装置。

2. 前記電磁ダンパ制御装置は、前記電流制限素子を備えた電流制限回路が複数並列に接続されて構成され、

前記電流制限回路は、前記ソレノイドに流れる電流を所定の値に制御する電圧 が異なって設定されていることを特徴とする請求項1に記載の電磁ダンパ制御装 置。

3. 前記電磁ダンパ制御装置は、定電圧を生成する定電圧素子と、前記ソレノイドに流れる電流を一定の値に制御する電流制限素子とを備えた電流制限回路を含んで構成され、

前記ソレノイドに生じる電圧が所定の値に至ると前記定電圧素子が生成する一定の電圧を前記電流制限素子に加えて、前記電流制限素子に流れる電流を一定の値に制御することを特徴とする請求項1に記載の電磁ダンパ制御装置。

- 4. 前記電流制限回路には、前記定電圧素子が生成する定電圧を設定する設定回路を設けたことを特徴とする請求項3に記載の電磁ダンパ制御装置。
- 5. 前記定電圧素子はシャントレギュレータで構成され、前記電流制限素子は電 25 界効果トランジスタで構成されており、

前記ソレノイドに生じる電圧が所定の値を超えると前記シャントレギュレータによって定電圧が生成され、該定電圧を前記電界効果トランジスタのゲートに加えて、前記電流制限素子のソース・ドレイン間に流れる電流を一定値に制御することを特徴とする請求項3に記載の電磁ダンパ制御装置。

15

20

6. 前記定電圧素子を構成するシャントレギュレータは、少なくとも、高電圧側に接続される第1端子と、低電圧側に接続される第2端子と、前記シャントレギュレータの動作の基準電圧を与える基準電圧端子とを有し、

前記電流制限回路には、前記基準電圧端子と前記第1端子又は前記第2端子との間に可変抵抗素子を接続して、前記シャントレギュレータが生成する定電圧を 設定する設定回路を設けたことを特徴とする請求項5に記載の電磁ダンパ制御装 置。

- 7. 前記第1部材をステータとし、前記第2部材をロータとして構成したモーターと、
- 10 直線運動するシリンダと、前記シリンダに螺合する回転部材によって該直線運動を回転運動に変換する運動変換部材と、を備え、

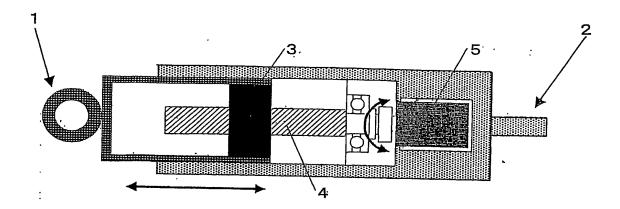
前記回転部材を前記ロータ又は前記ステータのいずれか一方に連結し、前記シリンダの移動によって前記モータを回転させ、請求項1に記載の電磁ダンパ制御装置によって、前記ロータ・ステータ間に作用する電磁力を用いて減衰力を発生するようにした電磁ダンパ。

8. 前記第1部材をステータとし、前記第2部材をロータとして構成したモータと、

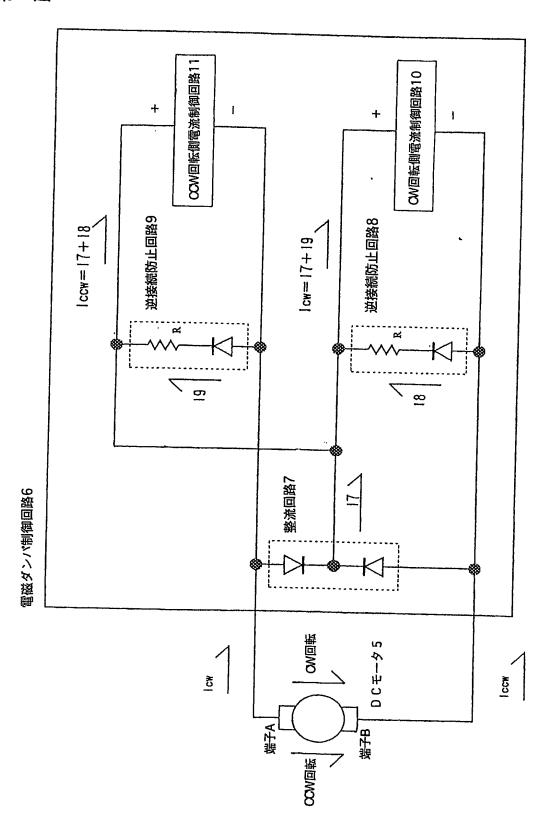
前記ロータ又は前記ステータのいずれか一方に連結されたアーム部材と、前記ロータ又はステータの他方に連結された固定部材と、前記アーム部材と前記固定部材との間に介装した補助ダンパと、を備え、

前記アーム部材の揺動運動によって前記ロータ又は前記ステータの一方を回転させ、請求項1に記載の電磁ダンパ制御装置によって、前記モータに作用する電磁力を用いて減衰力を発生するようにした電磁ダンパ。

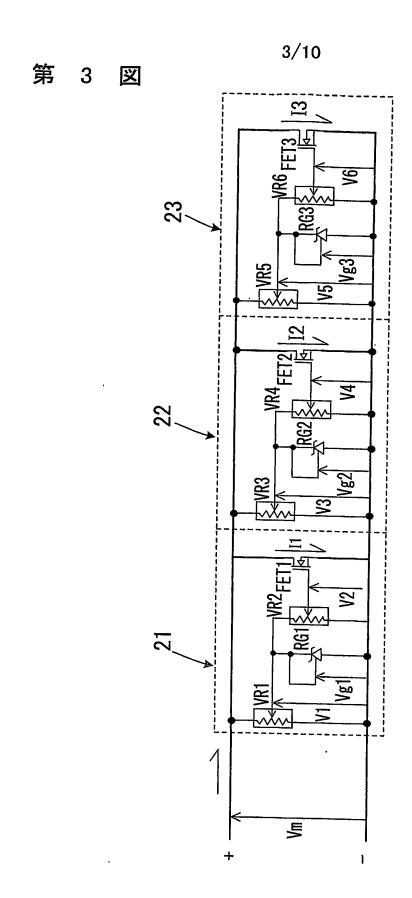
第1図



第2図



WO 2005/012758 PCT/JP2003/009736

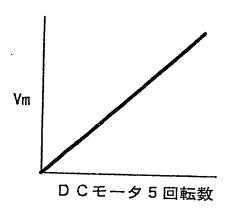


差 替 え 用 紙 (規則26)

WO 2005/012758 PCT/JP2003/009736

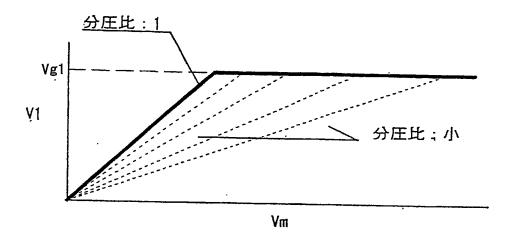
4/10

第4図

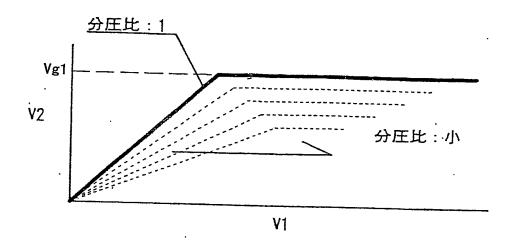


5/10

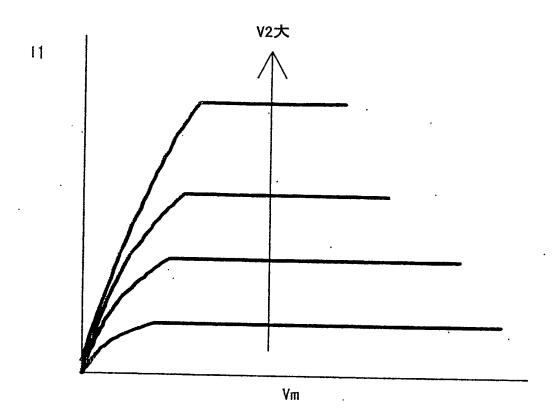
第5図



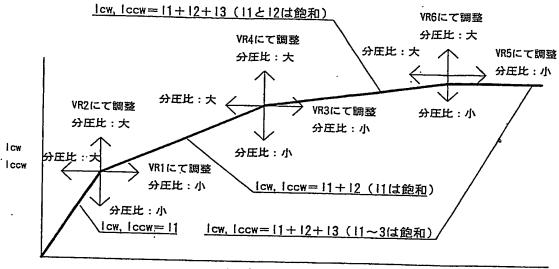
第6図



第7図

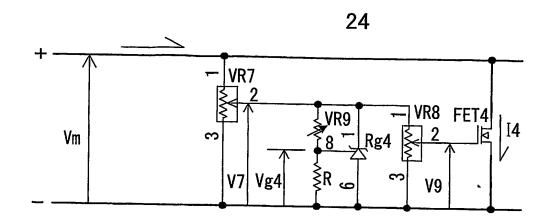


# 第8図

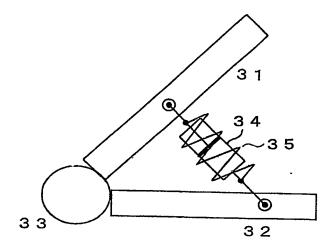


Vm (DCモータ5の回転数に比例)

# 第 9 図



第10図



# INTERNATIONAL SEARCH REPORT

International application No. PCT/JP03/09736

			PCT/JP	03/09736			
A. CLAS	SIFICATION OF SUBJECT MATTER		<del></del>				
Int.	Int.Cl7 F16F15/03						
According t	o International Detact Classification (TDC)	· · · · · · · · · · · · · · · · · · ·					
	According to International Patent Classification (IPC) or to both national classification and IPC						
	S SEARCHED		<del></del>				
Minimum d	ocumentation searched (classification system followed	by classification symbols)					
Int.	Cl <sup>7</sup> F16F15/03, H02K7/06, H02P	7/00					
Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched							
1 0105	7AO PITTIGIT KOTO 12575-1269	Jitsuyo Shinan To	oroku Koho	1996-2003			
кока	i Jitsuyo Shinan Koho 1971-2003	Toroku Jitsuyo Sh	ninan Koho	1994-2003			
Electronic d	ata base consulted during the international search (nam						
		ie or data base and, where his	acticadie, sear	ch terms used)			
C. DOCU	MENTS CONSIDERED TO BE RELEVANT						
Category*	Citation of document, with indication, where a		<del></del>				
X			ssages	Relevant to claim No.			
	JP 57-144383 A (NHK Spring 0 06 September, 1982 (06.09.82	o., Ltd.),		1,7			
$\frac{Y}{A}$	Full text; all drawings	) <i>r</i>	]	. <u>8</u> 2 <del>-</del> 6			
	(Family: none)			2-6			
X	Microfilm of the specification	n and drawings a	annexed	1,7			
$\frac{\mathbf{Y}}{\mathbf{A}}$	to the request of Japanese Ut	lity Model Appli	Lcation	<u>8</u>			
	No. 180045/1984(Laid-open No (SANWA TEKKI CORP.),	. 946/6/1986)		2-6			
	18 June, 1986 (18.06.86),		1				
	Full text; Fig. 1		1				
	(Family: none)						
			1	İ			
	•		1				
			l				
			ļ				
× Furth	er documents are listed in the continuation of Box C.	See patent family and					
	categories of cited documents:						
"A" docume	ent defining the general state of the art which is not	priority date and not in	conflict with the	annlication but cited to			
"E" earlier	red to be of particular relevance document but published on or after the international filing	understand the principle	or theory under	rlying the invention			
date		considered novel or can	not be considere	aimed invention cannot be			
cited to establish the publication date of another citation or other		step when the document	t is taken alone	aimed invention cannot be			
special	reason (as specified) ent referring to an oral disclosure, use, exhibition or other	considered to involve an	1 inventive sten :	when the document ic			
means	•	combined with one or m	iore other such a	documents such			
"P" document published prior to the international filing date but later than the priority date claimed combination being obvious to a person skilled in the art document member of the same patent family				amily			
Date of the actual completion of the international search  Date of mailing of the international search report			h report				
T0 O	ctober, 2003 (16.10.03)	04 November,	2003 (	04.11.03)			
				•			
Name and mailing address of the ISA/		Authorized officer					
Japanese Patent Office							
Facsimile No.		Telephone No.					

# INTERNATIONAL SEARCH REPORT

International application No. PCT/JP03/09736

ategory*	Citation of document with indication and an article and an article and article article and article article and article art	
Y	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim N
•	JP 07-167207 A (Mitsubishi Heavy Industries, Ltd.), 04 July, 1995 (04.07.95), Par. No. [0010]; all drawings (Family: none)	8
A	JP 10-66258 A (Murata Mfg. Co., Ltd.), 06 March, 1998 (06.03.98), Par. No. [0020]; Fig. 2 (Family: none)	2-6
A	JP 08-213853 A (Japan Radio Co., Ltd.), 20 August, 1996 (20.08.96), Par. Nos. [0006], [0007]; Fig. 1 (Family: none)	2-6

発明の属する分野の分類 (国際特許分類 (IPC)) Int. Cl' F16F15/03 B. 調査を行った分野 調査を行った最小限資料(国際特許分類(IPC)) Int. Cl7 F16F15/03 H02K7/06 H02P7/00 最小限資料以外の資料で調査を行った分野に含まれるもの 日本国実用新案公報 1922-1996年 日本国公開実用新案公報 1971-2003年 日本国実用新案登録公報 1996-2003年 日本国登録実用新案公報 1994-2003年 国際調査で使用した電子データベース(データベースの名称、調査に使用した用語) 関連すると認められる文献 引用文献の 関連する カテゴリー\* 引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示 請求の範囲の番号  $\mathbf{X}$ 57-144383 A (日本発条株式会社) 1, 7 Y 1982.09.06,全文,全図(ファミリーなし) Α 日本国実用新案登録出願59-180045号(日本国実用新案登 X 1. 7 録出願公開61-94676号)の願書に添付した明細書及び図面 Y の内容を撮影したマイクロフィルム (三和テツキ株式会社) 1986.06.18,全文,第1図 (ファミリーなし) Y JP 07-167207 A (三菱重工業株式会社) 8 |X| C欄の続きにも文献が列挙されている。 | | パテントファミリーに関する別紙を参照。 \* 引用文献のカテゴリー の日の後に公表された文献 「A」特に関連のある文献ではなく、一般的技術水準を示す 「T」国際出願日又は優先日後に公表された文献であって 出願と矛盾するものではなく、発明の原理又は理論 「E」国際出願日前の出願または特許であるが、国際出願日 の理解のために引用するもの 以後に公表されたもの 「X」特に関連のある文献であって、当該文献のみで発明 「L」優先権主張に疑義を提起する文献又は他の文献の発行 の新規性又は進歩性がないと考えられるもの 日若しくは他の特別な理由を確立するために引用する 「Y」特に関連のある文献であって、当該文献と他の1以 文献(理由を付す) 上の文献との、当業者にとって自明である組合せに 「O」口頭による開示、使用、展示等に言及する文献 よって進歩性がないと考えられるもの 「P」国際出願日前で、かつ優先権の主張の基礎となる出願 「&」同一パテントファミリー文献 国際調査を完了した日 国際調査報告の発送日04.11.03 16. 10. 03 国際調査機関の名称及びあて先 特許庁審査官(権限のある職員) 3 W 3113 日本国特許庁(ISA/JP) 藤井 昇 郵便番号100-8915 東京都千代田区霞が関三丁目4番3号 電話番号 03-3581-1101 内線 3328

	国际制造報告	3/09/36			
C(続き).	関連すると認められる文献				
引用文献の	·	関連する			
カテゴリー*	一	請求の範囲の番号			
	1995.07.04,【0010】,全図(ファミリーなし)				
A	JP 10-66258 A (株式会社村田製作所)	2-6			
]	1998.03.06,【0020】,第2図 (ファミリーなし)				
A	JP 08-213853 A (日本無線株式会社)	2 - 6			
	1996.08.20,【0006】,【0007】,第1図				
1	(ファミリーなし)				
,	·				
		, ,			
}					
		,			
	·				
	·				
	·				
1					
L		1			